

# PLAYING ANALYZER, PLAYING ANALYSIS METHOD AND MEMORY MEDIUM

Publication number: JP9237088

Publication date: 1997-09-09

Inventor: HAYASHI RYUTARO

Applicant: CASIO COMPUTER CO LTD

Classification:

- international: G10H1/00; G10H1/00; (IPC1-7): G10H1/00; G10H1/00

- European:

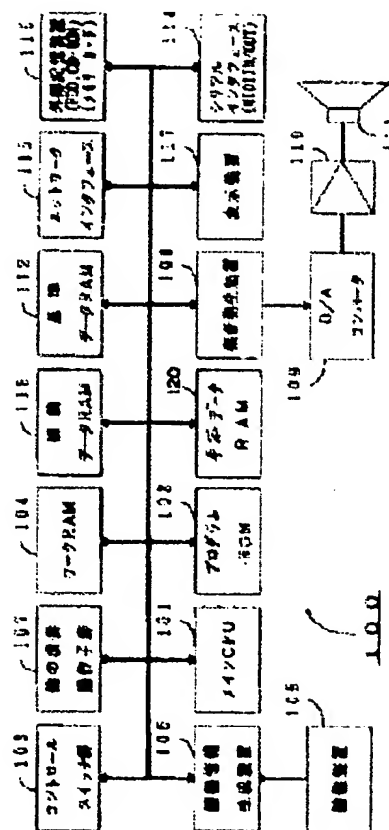
Application number: JP19960214890 19960814

Priority number(s): JP19960214890 19960814; JP19950343501 19951228

Report a data error here

## Abstract of JP9237088

**PROBLEM TO BE SOLVED:** To provide a player with information for improving training efficiency. **SOLUTION:** The test data of the contents of the playing that the player made by himself are stored into a test data RAM 113. The reference data of the playing contents that the player is ought to follow are stored in a reference data RAM 112. A main CPU 101 extracts the data for analysis by every one note from the reference data and the test data and stores the extracted data discretely into the work areas of a work RAM 10. The CPU executes the matching of the notes between the reference data and the test data by using the data for analysis and acquires the differences between the notes by every parameter according to the matched results. The CPU, thereafter, analyzes the playing contents of the player and displays the results on a display device 117 by using the difference acquired for every parameter. The CPU changes the reference data according to the acquired differences and performs automatic playing in the form of stressing the playing tendencies of the player.



Data supplied from the [esp@cenet](mailto:esp@cenet) database - Worldwide













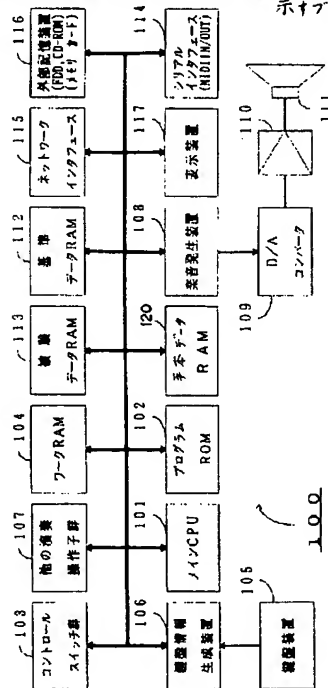






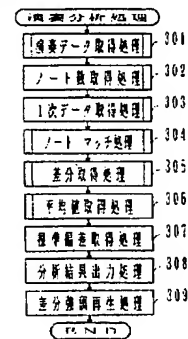
【図1】

本実施の形態が適用された電子楽器の構成を示すブロック図



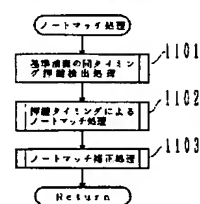
【図3】

演奏データ取得処理の動作フローチャート



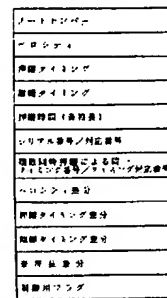
【図11】

ノートマッチ処理の動作フローチャート



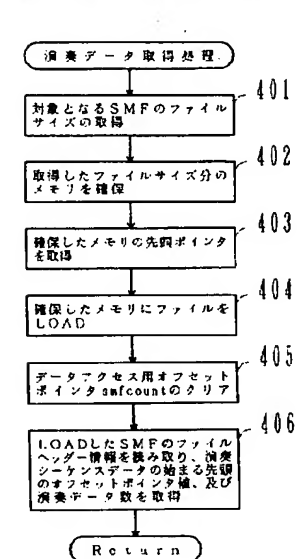
【図2】

1音階あたりの新用データの構造を示す図



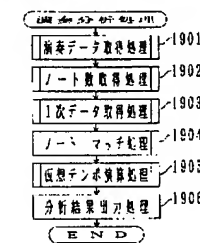
【図4】

演奏データ取得処理の動作フローチャート



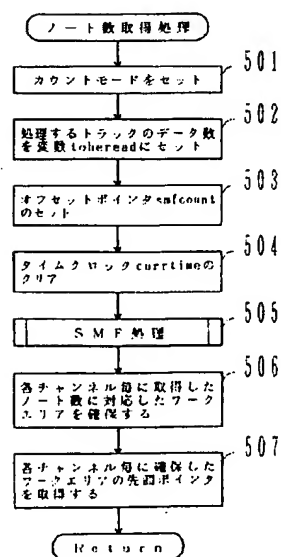
【図19】

演奏データ取得処理の動作フローチャート (第2の実施の形態)



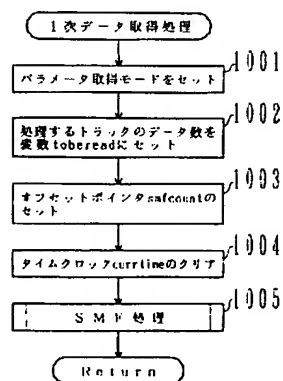
【図5】

ノート取得処理の動作フローチャート



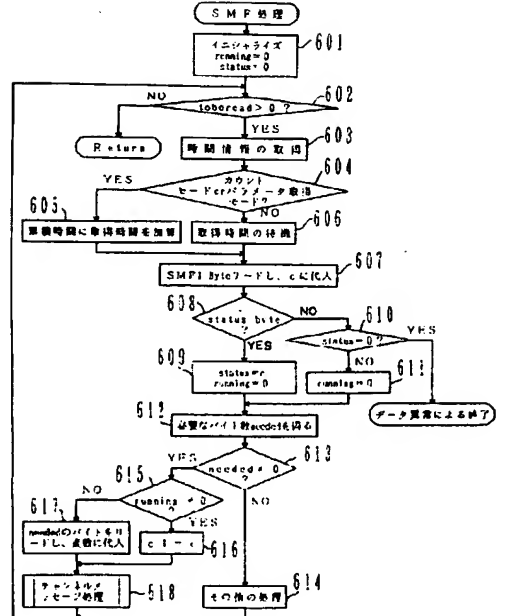
【図10】

1次データ取得処理の動作フローチャート

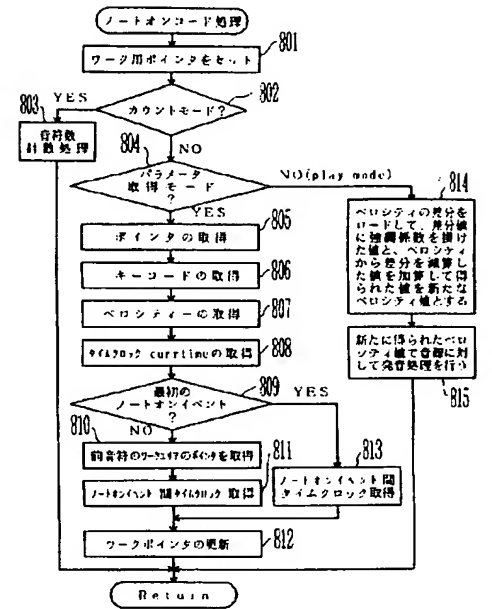


【図6】

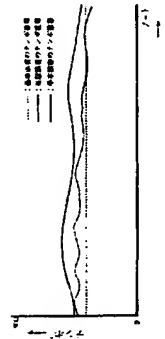
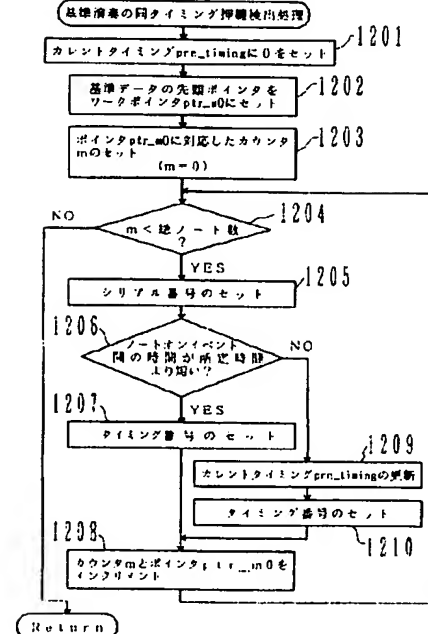
SMF処理の動作フローチャート



ノートオソコード処理の動作フローチャート

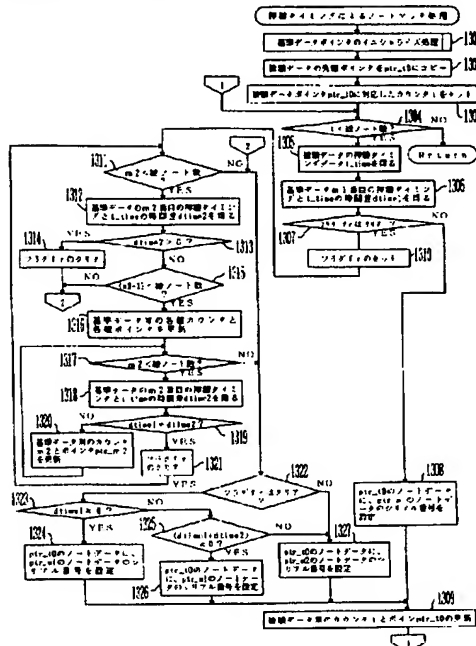


基準演奏の同タイミングの押鍵検出処理の動作フローチャート



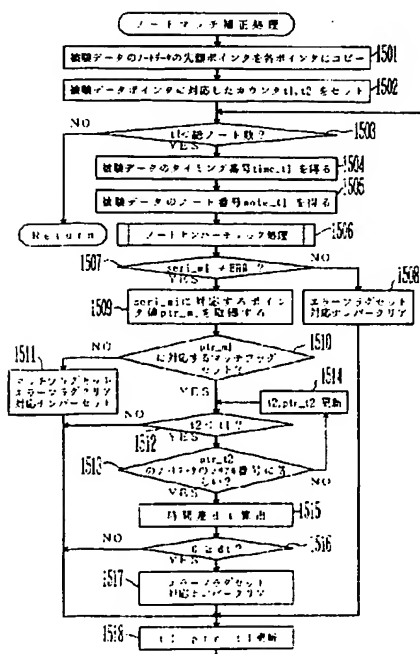
(图 13)

押船タイミングによるノードマシンの処理の動作アーキテクチャ



【例 1.5】

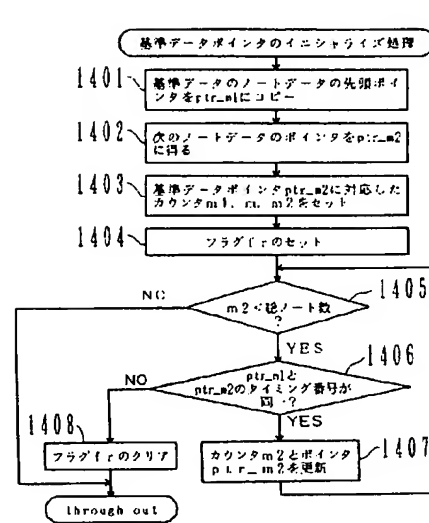
ノートマッチ補正処理の動作フローチャート



[ 14 ]

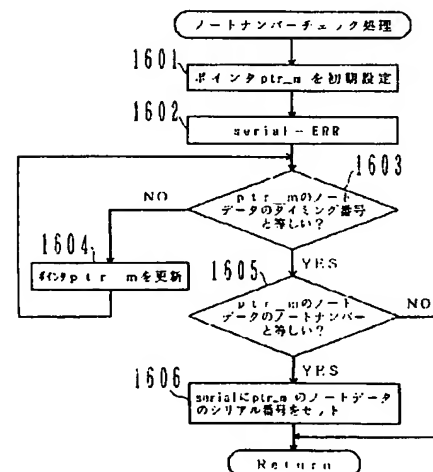
【圖 2-1】

標準データポイントのイニシャライズ処理の詳細を示す図 分析結果の数値例も示す図



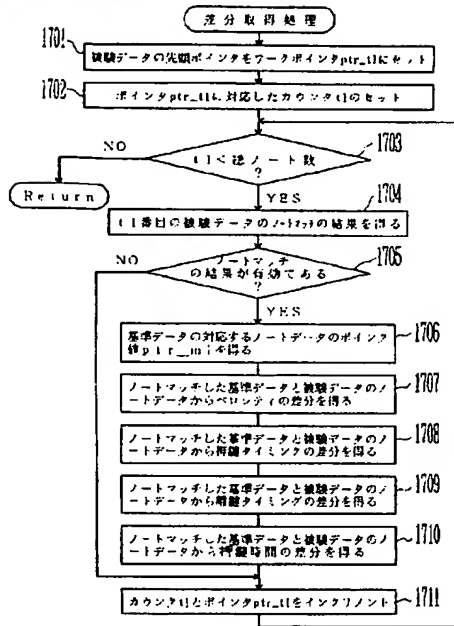
【图 16】

ノートナンバーチェック処理の動作フローチャート



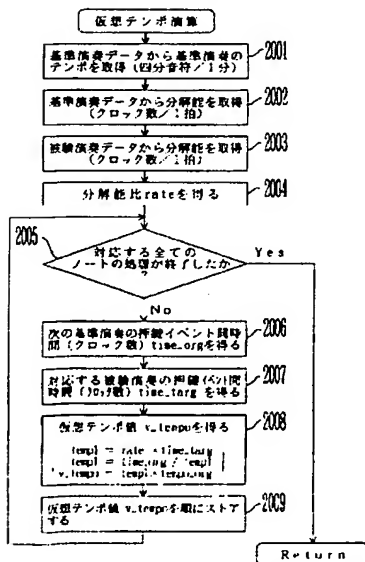
[図17]

## 差分取得処理の動作フローチャート



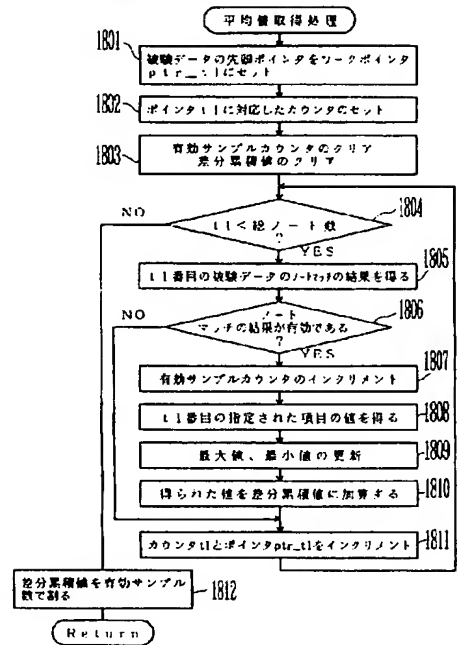
[図20]

## 仮想テンポ演算処理の動作フローチャート



[図18]

## 平均値取得処理の動作フローチャート



[図22]

## 仮想テンポ演算処理の動作フローチャート

